非理想Superbuck变换器的系统建模

胡晓松, 陈为

福州大学电气工程与自动化学院, 福州 350108

- 摘 要:为了提高开关变换器系统建模的精度,减小模型与实际电路之间的偏差,在考虑各元件等效寄生参数及电感电流纹波等非理想因素的影响下,运用开关元件平均模型法和能量守恒法对Superbuck变换器进行精确建模,推导了大信号等效模型、直流等效模型和小信号交流等效模型。在此基础上,对平均电流模式控制下非理想Superbuck变换器的控制环路进行了设计。通过模型分析以及在Mathcad中的仿真可以得出,所建模型有效、直观、且物理意义清晰,能够更加准确的反映实际电路的工作情况。
- 关键词:非理想Superbuck变换器,小信号模型,平均电流模式控制

Analysis and Design of Non-ideal Superbuck Converter

Abstract: In order to improve the modeling accuracy of the switching converter system and reduce the deviation between the model and the actual circuit, considering the influence of non-ideal factors such as the equivalent parasitic parameters of each component and the inductor current ripple, the switching element average model method and The energy conservation method accurately models the Superbuck converter, and derives the large-signal equivalent model, DC equivalent model and small-signal AC equivalent model. On this basis, the control loop of the non-ideal Superbuck converter under average current mode control is designed. Through model analysis and simulation in Mathcad, it can be concluded that the model built is effective, intuitive, and has clear physical meaning, and can more accurately reflect the actual circuit working conditions.

Keywords: non-ideal Superbuck converter, small-signal modeling, average current mode control

1 引言

Superbuck变换器是一个双电感降压 DC-DC 变换器,是在传统的 Buck 变换器输入侧加入 LC 滤波器构成的^[1]。Superbuck 变换器由于输入滤波电感的存在具有输入输出电流连续,输入输出电压极性相同的特点,在卫星电源中蓄电池充电电路中得到了广泛的应用。随着 DC-DC 变换器在新能源、航天航空、电动汽车等领域广泛应用,DC-DC 变换器的建模和控制方法也得到了飞速发展。但是,理想模型与实际电路之间的偏差对于 DC-DC 变换器的建模和控制方法影响已成为不可忽视的问题。本文将对非理想情况下 Superbuck 变换器进行控制电路设计,以确保系统在最坏条件下也能满足性能和可靠性要求。

目前对于 DC-DC 变换器建模和控制研究成果很多。 文献 [2] 采用状态空间平均法建立 Superbuck 变换器的小 信号模型,并通过 Routh-Hurwitz 法分析得到在大占空 比下,变换器可能存在右半平面的零点。状态空间法适合 用于理想的变换器的小信号分析,若考虑寄生参数,使用 状态空间平均法进行建模会引入大量的计算。文献[3]研 究了峰值电流控制模式下,Superbuck变换器的动态性能。 文献[4]提出了通过采用 RC 阻尼网络抑制 Superbuck 变换器右半平面的零点。文献[5]建立了非理想状态下 Superbuck变换器的小信号模型,但该文献只考了电感 和开关管的寄生参数对传递函数的影响,并未考虑电容寄 生参数对传递函数的影响。

在此基础上,考虑各元件寄生参数及电感纹波等 非理想因素的影响,采用开关元件平均模型法对非理想 Superbuck变换器进行建模,并采用平均电流模式控制 设计控制电路。

2 Superbuck 变换器的工作原理

Superbuck 变换器拓扑如图 1 所示,在开关管 Q 导通 期间,二极管 D 关断,电感 L_1 通过负载构成的回路和电容 C_1 及电感 L_2 构成的回路储能,电感 L_2 通过电容 C_1 及电感 L_1 构成的回路储能,两个电感同时向负载提供能量;在开关 管 Q 关断期间,二极管 D 导通,电感 L_1 通过电容 C_1 向负 载提供能量,电感 L_2 通过二极管直接向负载提供能量。开 关管 Q 和二极管 D 承受最大电压为输入电容 C_1 两端的电压。



图 1 Superbuck 电路原理图

3 阻尼网络的设计

大占空比的情况下,Superbuck变换器存在右半平 面零点,该特性严重影变换器的瞬态特性。为了避免变换 器产生右半平面零点,在Superbuck变换器中*C*₁的两端 并联 RC 阻尼网络,如图 2 所示。



图 2 带有 RC 阻尼网络的 Superbuck 变换器

采用状态空间法对加入阻尼网络的 Superbuck 电路 进行建模。C₁两端并联的阻尼网络中阻尼电容 C_d使电路 由原本的四阶系统变为五阶系统,将阻尼电容电压加入状 态变量,如式 (3-1) 所示。

$$\dot{x}(t) = \begin{bmatrix} \dot{i}_{L1} \\ \dot{i}_{L2} \\ \dot{v}_{C1} \\ \dot{v}_{C2} \\ \dot{v}_{Cd} \end{bmatrix}$$
(3-1)

相应的,当开关Q开通时,描述变换器的状态方程, 如式(3-2)所示。

$$\dot{x}(t) = \begin{bmatrix} \dot{i}_{L1} \\ \dot{i}_{L2} \\ \dot{v}_{C1} \\ \dot{v}_{C2} \\ \dot{v}_{Cd} \end{bmatrix} = \begin{bmatrix} 0 & 0 & 0 & -\frac{1}{L_1} & 0 \\ 0 & 0 & \frac{1}{L_2} & -\frac{1}{L_2} & 0 \\ 0 & -\frac{1}{C_1} & -\frac{1}{R_d C_1} & 0 & \frac{1}{R_d C_1} \\ \frac{1}{C_2} & \frac{1}{C_2} & 0 & -\frac{1}{RC_2} & 0 \\ 0 & 0 & \frac{1}{R_d C_d} & 0 & -\frac{1}{R_d C_d} \end{bmatrix} \begin{bmatrix} \dot{i}_{L1} \\ \dot{i}_{L2} \\ v_{C1} \\ v_{C2} \\ v_{Cd} \end{bmatrix} + \begin{bmatrix} \frac{1}{L_1} \\ 0 \\ 0 \\ 0 \\ 0 \end{bmatrix} \begin{bmatrix} V_{in} \end{bmatrix}$$
(3-2)

当开关Q关闭时, 描述变换器的状态方程, 如式 (3-3)

$$\dot{x}(t) = \begin{bmatrix} \dot{i}_{L1} \\ \dot{i}_{L2} \\ \dot{v}_{C1} \\ \dot{v}_{C2} \\ \dot{v}_{Cd} \end{bmatrix} = \begin{bmatrix} 0 & 0 & -\frac{1}{L_1} & -\frac{1}{L_1} & 0 \\ 0 & 0 & 0 & -\frac{1}{L_2} & 0 \\ \frac{1}{C_1} & 0 & -\frac{1}{R_dC_1} & 0 & \frac{1}{R_dC_1} \\ \frac{1}{C_2} & \frac{1}{C_2} & 0 & -\frac{1}{RC_2} & 0 \\ 0 & 0 & \frac{1}{R_dC_d} & 0 & -\frac{1}{R_dC_d} \end{bmatrix} \begin{bmatrix} \dot{i}_{L1} \\ \dot{i}_{L2} \\ v_{C1} \\ v_{C2} \\ v_{Cd} \end{bmatrix} + \begin{bmatrix} \frac{1}{L_1} \\ 0 \\ 0 \\ 0 \\ 0 \end{bmatrix} \begin{bmatrix} v_{in} \end{bmatrix}$$
(3-3)

所示。

加入阻尼网络后 Superbuck 电路占空比到输出电压 的传递函数如式 (3-4) 所示。

$$G_{vod}(s) = \frac{v_o(s)}{d(s)} = \frac{a_3 s^3 + a_2 s^2 + a_1 s + a_0}{b_5 s^5 + b_4 s^4 + b_3 s^3 + b_2 s^2 + b_1 s + b_0}$$
(3-4)

$$\mathcal{A}_{d} \mathbf{\mu} :$$

$$a_{3} = C_{1} \cdot C_{d} \cdot R_{d} \left(L_{1} + L_{2} \right)$$

$$a_{2} = \left(C_{1} + C_{d} \right) \cdot \left(L_{1} + L_{2} \right) + \frac{C_{d} \cdot D \cdot R_{d} \left(L_{2} - D \cdot L_{1} - D \cdot L_{2} \right)}{R_{o}}$$

$$a_{1} = C_{d} \cdot R_{d} + \frac{D \cdot \left(L_{2} - D \cdot L_{1} - D \cdot L_{2} \right)}{R_{o}}$$

$$a_{0} = 1$$

根据 Routh-Hurwitz criterion,为消除右半平面零 点,需满足式 (3-5) 所示不等式。

$$\begin{cases} a_{3} = C_{1} \cdot C_{d} \cdot R \cdot R_{d} \left(L_{1} + L_{2} \right) > 0 \\ a_{2} = R \cdot \left(C_{1} + C_{d} \right) \cdot \left(L_{1} + L_{2} \right) + C_{d} \cdot D \cdot R_{d} \left(L_{2} - D \cdot L_{1} - D \cdot L_{2} \right) > 0 \\ a_{1} = R \cdot C_{d} \cdot R_{d} + D \cdot \left(L_{2} - D \cdot L_{1} - D \cdot L_{2} \right) > 0 \\ a_{1}a_{2} - a_{0}a_{3} > 0 \end{cases}$$
(3-5)

将上述不等式进行化简可以得到 Superbuck 电路阻 尼网络设计要求,如式 (3-6) 所示。

征稿邮箱: bigbit@big-bit.com

$$R_{d} \ll \frac{DV_{in}^{2}}{P}$$

$$C_{d} \gg C_{1}$$

$$C_{d} > C_{1} - \frac{D_{1}(L_{2} - L_{1}D - L_{2}D)}{RR_{d}}$$
(3-6)

4 非理想 Superbuck 变换器的建模

「下田

DGY & APPLICATION

状态空间平均法主要用于不考虑寄生参数的理想变换器的小信号分析,若考虑寄生参数用状态空间平均法会引入大量的计算,因此采用开关元件平均模型法对非理想 Superbuck变换器进行建模。

考虑寄生参数的非理想 Superbuck 变换器等效电路 如图 3 所示, MOS 管等效为理想开关 Q 和导通电阻 R_Q 的串联;二极管 D 等效为理想开关、正向压降 U_D 和导通 电阻 R_D 的串联; R_{L1} 和 R_{L2} 分别为电感 L_1 和 L_2 的串联等效 电阻, R_{C1} 和 R_{C2} 分别为电容 C_1 和 C_2 的串联等效电阻。 假 设 MOS 管 Q 的开关周期为 T,导通时间为 T_{on} ,则占空比 $D = T_{on}/T$ 。



图 3 考虑寄生参数 Superbuck 变换器等效电路

因为 Superbuck 变换器存在具有输入输出电流连续的特点,输出电流 i_a 等于电感 L_1 电流 i_{L1} 和电感 L_2 的 i_{L2} 之和,考虑输出电流纹波的影响,根据能量守恒法和映射原则¹¹,可以将图 3 中开关元件各寄生参数等效到输出电流支路上,二极管 D 压降 U_D 折算到输出电流支路的等效平均电压,如式 (4-1) 所示。

$$U_{E} = (1 - D)U_{D}$$
 (4-1)

开关管 Q 和二极管 D 的导通电阻 R_Q 和 R_D 折算到输 出电流支路上,并将其合并,可得到总的等效平均电阻, 如式 (4-2) 所示。

$$R_{E} = [DR_{Q} + (1-D)R_{D}](1 + \frac{\Delta i_{o}^{2}}{3i_{o}^{2}})$$
(4-2)

因此, 非理想 Superbuck 变换器可以等效为如图 4 所示。





根据开关元件平均模型法,用受控电压源 di_o 和受控 电流源 dv₁ 分别代替二极管 D 和功率元件 Q,可以得到 Superbuck 变换器的大信号等效电路模型,如图 5 所示。



图 5 Superbuck 变换器的大信号等效电路模型

忽略小信号扰动,将各平均变量等于其对应的直流量, 并使电感 L₁ 和电感 L₂ 短路,电容 C₁、电容 C₂ 和电容 C_d 断路。同时假设再理想情况下,理想变压器能够变换直流, 可用理想变压器取代受控电压源和受控电流源,可以得到 非理想 Superbuck 电路的直流等效电路模型,如图6所示。





根据图 6 可以得占空比 d 的稳态值 D 可以表示为如 式 (4-3) 所示:

$$D \cdot (V_{in} - D \cdot I_o \cdot R_{L1}) = (1 - D) \cdot U_D + V_o + I_o \cdot \left(\left(D \cdot R_Q + (1 - D) \cdot R_D \right) \cdot \left(1 + \frac{(\Delta I_o)^3}{3 \cdot I_o^3} \right) \right) + (1 - D)^2 \cdot I_o \cdot R_{L2}$$
(4-3)

ſ

然 后 应 用 扰 动 法 对 电 路 做 小 信 号 扰 动 , 可 得 $v_{in} = V_{in} + \hat{v}_{in}, i_{L1} = I_{L1} + \hat{i}_{L1}$, $i_{L2} = I_{L2} + \hat{i}_{L2}, v_o = V_o + \hat{v}_o, i_o = I_o + \hat{i}_o, d = D + \hat{d}$, 其 中 \hat{v}_{in} 、 \hat{i}_{L1} 、 \hat{i}_{L2} 、 \hat{v}_o 、 \hat{i}_o 、 \hat{d} 是其对应的小信号分量,得到小信号扰 动电路后,忽略二阶交流小项,去除直流分量,得到线性 化处理后的交流小信号等效电路,如图7所示。



图 7 非理想 Superbuck 变换器小信号交流等效模型

根据电路可知,为了简化计算,忽略输入电压扰动, 根据图7所示的电压电流关系,可以得到如式(4-4)所示。

$$\begin{vmatrix} \hat{v}_{1}(s) = \hat{i}_{L2}(s) \cdot [s \cdot L_{2} + R_{L2}] - \hat{i}_{L1}(s) \cdot [s \cdot L_{1} + R_{L1}] \\ \hat{v}_{1}(s) = \begin{bmatrix} \hat{i}_{L1}(s) - I_{o} \cdot \hat{d}(s) - D \cdot \hat{i}_{s}(s) \end{bmatrix} \cdot \left\{ \begin{bmatrix} R_{C1} + \frac{1}{s \cdot C_{1}} \end{bmatrix} \| \begin{bmatrix} R_{d} + \frac{1}{s \cdot C_{d}} \end{bmatrix} \right\} \\ D \cdot \hat{v}_{1}(s) = \hat{v}_{s}(s) + \hat{i}_{L2}(s) \cdot [s \cdot L_{2} + R_{L2}] + \hat{i}_{o}(s) \cdot R_{E} \\ \hat{i}_{o}(s) = \hat{i}_{L1}(s) + \hat{i}_{L2}(s) \\ \hat{i}_{o}(s) = \frac{\hat{v}_{s}(s)}{R_{o}} \| \begin{bmatrix} R_{C2} + \frac{1}{s \cdot C_{2}} \end{bmatrix}$$

由式 (4-4) 整理计算可得,非理想 Superbuck 变换器的占空比到输入电流的传递函数*G_{ill_d}*,如式 (4-5) 所示。 非理想 Superbuck 变换器的占空比到输出电压的传 递函数G_{iout} d, 如式 (4-6) 所示。

5 控制电路的设计

Superbuck 变换器的常见控制电路有单电压闭环和双 闭环控制,双闭环控制的内环为电流环,电流环常见的控 制方式有峰值电流控制和平均电流控制。由于峰值电流控 制在占空比大于 0.5 时需要谐波补偿,否则会导致稳定性 趋于发散。为了控制的简单化,本次使用平均电流控制方 法作为 Superbuck 变换器的控制电路,根据变换器的控 制策略和工作方式,可得变换器的控制结构图如图 8 所示。



图 8 Superbuck 变换器控制结构图

图中 F_{iL1} 、 F_V 分别为输入电流采样系数、输出电压采 样系数, $G_{cl1}(s)$ 为电流内环补偿网络的传递函数; $G_{cv}(s)$ 为 输出电压外环补偿网络的传递函数, F_{pwm} 为 PWM 波调制 环节的传递函数, 根据图 8 的控制结构图,可以得到平均 电流控制的系统控制框图,如图 9 所示。



图 9 平均电流控制结构图



(4-4)

图 9 中, 电流环的环路环路增益函数如式 (5-1) 所示。

$$G_{il1} = G_{cil1}(s) \cdot F_{pwm} \cdot G_{il1_d}(s) \cdot F_{il1}$$
(5-1)

式中, F_{i1} 取 1, F_{pwm} 取 1/2.9,从上节可以得到 $G_{\mu_{1}}(s)$ 的表达式。系统要求电流环具有良好的跟随性能和 稳态精度,采用单极点 - 单零点补偿器作为电流环的补偿 网络,其传递函数为:

$$G_{ciL1}(s) = k_{pi} + \frac{k_{ii}}{s}$$
 (5-2)

根据式(5-1)可以得到电流环闭环的传递函数,如 式(5-3)所示。

$$G_{il1_loop} = \frac{G_{cil1}(s) \cdot F_{pwm} \cdot G_{il1_d}(s) \cdot F_{il1}}{1 + G_{cil1}(s) \cdot F_{pwm} \cdot G_{il1_d}(s) \cdot F_{il1}}$$
(5-3)

可知恒压输出时,系统环路增益函数为

$$G_{\nu}(s) = G_{c\nu}(s) \cdot G_{i1_loop}(s) \cdot G_{\nu \circ_iL1}(s) \cdot F_{\nu}$$
(5-4)

 $G_{vo_{iL1}}(s)$ 为变换器输入电流到输出电流的传递函数; 输出电流采样系数 F_v 大小为 1;采用 PI 调节器作为电压 环的补偿网络, $G_{cv}(s)$ 如式 (5-5) 所示。

$$G_{cv}(s) = k_{pv} + \frac{k_{iv}}{s}$$
(5-5)

6 仿真

非理想 Superbuck 变换器的仿真实验电路参数选 取如下: V_{in} =100V, V_o =75V, L_1 =700uH, R_{L1} =4.5, L_2 =730uH, R_{L2} =5 Ω , C_1 =1uF, R_{C1} =34, C_2 =10uF, R_{C2} =74, R_d =10, C_d =100uF, R_D =40, R_Q =75, U_D =0.7V, R_o =75/3, 开关频率 *f*=100kH。

因此可以计算出实际占空比 D=0.81,输出电流 *l*_o=3A, 输出电流纹波系数为Δ*i*_o=0.526A。基于仿真参数,图 10 和图 11 分别给出了 Superbuck 变换器在理想和非理想条 件下占空比到输入电流和占空比到输出电压的传递函数。由 图 10 和图 11 可知,理想模型削减了谐振频率的处的增益 峰值,频率特性特性曲线在谐振频率附近过渡平缓。

图 12 为补偿前后电流内环的增益函数波特图,其中 取 *k*_{pi}=1.146, *k*_{ii}=43550。补偿后系统的低频段增益显著 增大,补偿后的穿越频率为 11.2kHz,相位裕度为 60°。

图 13 为电压外环补偿前和补偿后的波特图,其中取 k_{pi}=0.915, k_{ii}=21780。此次设计电压外环的穿越频率为 电流环的 1/5,补偿后的电压外环穿越频率为 2.2kHz, 相位裕度为 63°。



图 10 占空比到输出电压的传递函数



图 11 占空比到输入电流的传递函数





图 12 补偿前后电流内环的增益函数波特图



图 13 补偿前后电压外环的增益函数波特图

上接173页

(二氨基马来腈衍生物)混合物,提高了树脂的软化点温 度来提高颗粒料的在 70℃~80℃下的刚度而又不失树脂 本身的活性而影响最终产品的强度,产品的特性、表观等 符合指标的要求,颗粒料的在 25℃ ±3℃条件下储存 210 天性能仍然符合产品的标准。

6 结论

充分利用纳米 BN 和纳米 SiO₂ 对单组分型胶 E20 环 氧树脂联合改性后,再添加一定比例加热固化型潜伏固化 剂 BF₃-DMA 和加热固化型潜伏固化剂 DAMN-BSB 混合 物,所制得的 FeSiCr 颗粒料储存时间长,一体成型电感 产品的强度高,表面光洁、平整、无裂纹。

7 结论

本文以非理想 Superbuck 变换器为研究对象,为 消除右半平面零点设计了阻尼网络,建立了基于非理想 Superbuck 变换器的交流小信号等效电路模型,该模型 考虑了各元件等效寄生参数以及电感电流纹波等非理想因 素的影响,给出了非理想情况下占空比到输入电流和占空 比到输出电流传递函数,并利用了平均电流控制方法设计 了控制电路。该建模方法能够更加准确的反应实际电路的 工作情况。该建模方法具有普遍性,适用于 buck-boost、 boost 等其他的变换器的设计。

参考文献

- A. Capel, H. Spruyt, A. Weinberg, et al. A versatile zero ripple topology[C]. 1988 19th Annual IEEE Power Electronics Specialists Conference, Kyoto, Japan, 1988, pp. 133-141.
- [2] Suntio T. Dynamic profile of switched-mode converter: modeling, analysis and control[M]. John
- [3] Wiley & Sons, 2009.
- [4] M. Karppanen, J. Arminen, T. Suntio, et al. Dynamical Modeling and Characterization of Peak-Current-Controlled Superbuck Converter[J]. IEEE Transactions on Power Electronics, 2008, 23 (10): 1370-1380.
- [5] 贾鹏字. 高性能直流变换器系统稳定性问题研究[D]. 北京交通大学,2014.
- [6] 陆益文.考虑非理想因素的 PCU 模块变换器分析与建模 [D]. 南京航空航天大学, 2017.

参考文献

[1][2] 胡玉明. 环氧固化剂及添加剂[M],化学工业出版社, 2011.7

作者简介

李银传(1973-)山东省济南人,高级工程师,现在 天通凯伟科技有限公司研发部工作,长期从事高性能软磁 铁氧体、FeSiCr一体成型电感材料、旋磁铁氧体材料设计 开发和后道生产工艺技术研究。

地址:浙江省海宁市盐官镇建设路1号 联系电话:13567382979